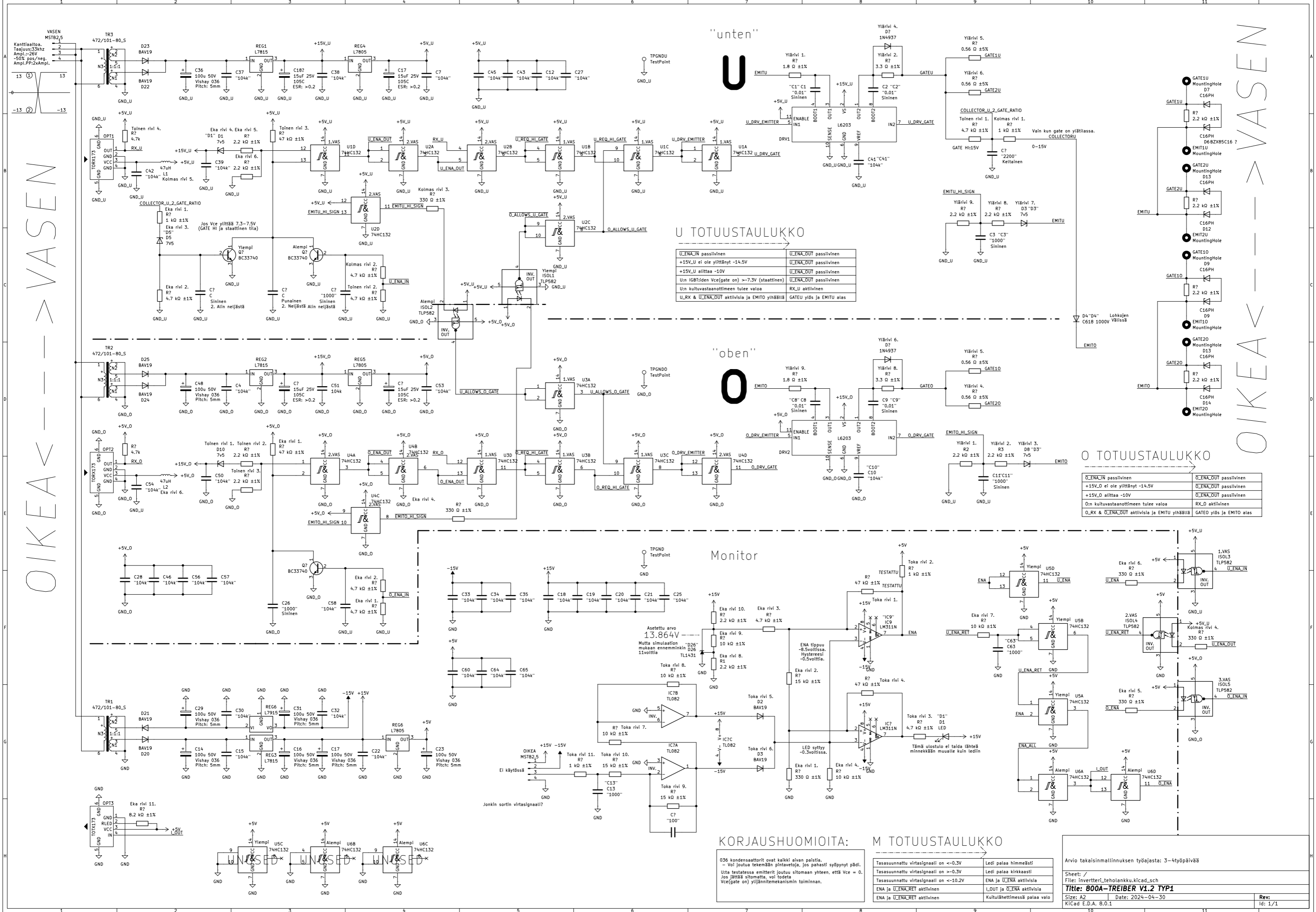


OIKEA <-- VASEN

OIKEA <-- VASEN



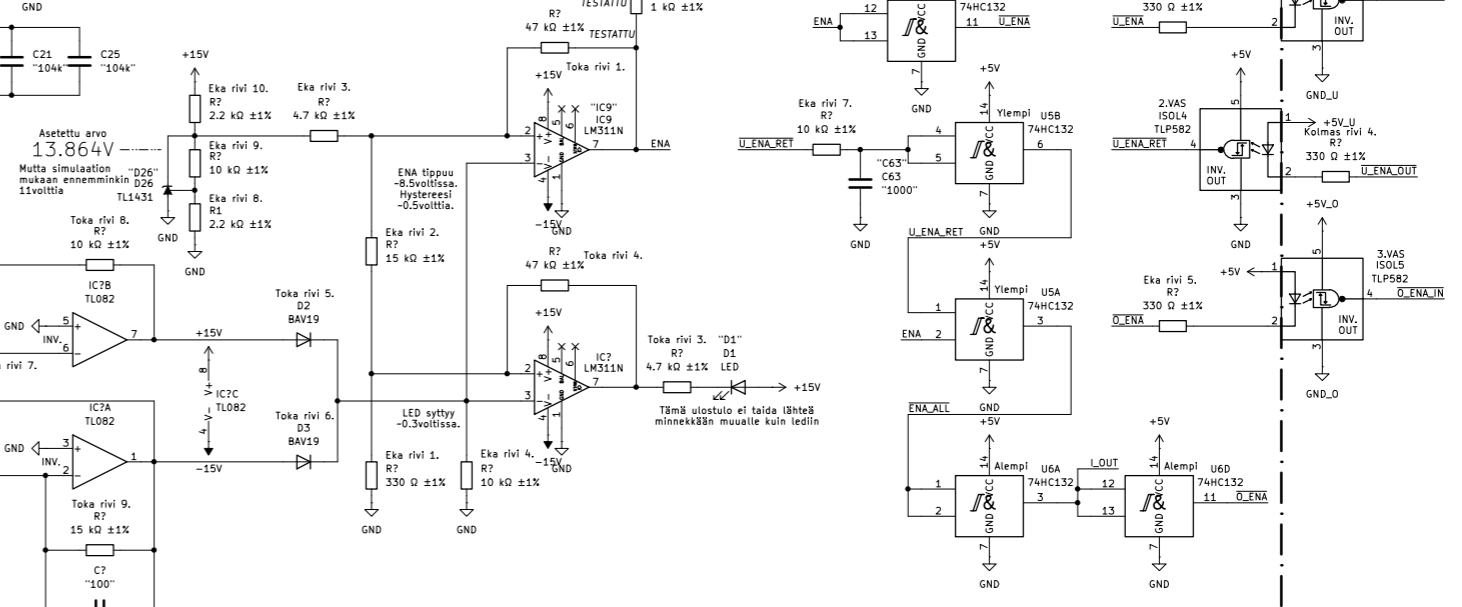
U TOTUUSTAULUKKO

U_ENA_IN passiivinen	U_ENA_OUT passiivinen
+15V_U ei ole yllätetty -14.5V	U_ENA_OUT passiivinen
+15V_U alittaa -10V	U_ENA_OUT passiivinen
Un IGBT:iden Vce(gate on) >-7.3V (staattinen)	U_ENA_OUT passiivinen
Un kultuvastaanottoimeen tulee valoa	RX_U aktiivinen
U_RX & U_ENA_OUT aktiivisia ja EMIT0 yllätetty	GATE0 yllä ja EMIT0 alas

O TOTUUSTAULUKKO

O_ENA_IN passiivinen	O_ENA_OUT passiivinen
+15V_O ei ole yllätetty -14.5V	O_ENA_OUT passiivinen
+15V_O alittaa -10V	O_ENA_OUT passiivinen
On kultuvastaanottoimeen tulee valoa	RX_O aktiivinen
O_RX & O_ENA_OUT aktiivisia ja EMIT0 yllätetty	GATE0 yllä ja EMIT0 alas

Monitor



KORJAUSHUOMIOITA:

036 kondensaattorit ovat kaikki aivan paistia.
 - Voi joutua tekemään pintavetoja, jos pahasti syöppynyt pädi.
 Uta testatessa emittitrit joutuu sitomaan yhteen, että Vce = 0.
 Jos lähtöä silmämääräisesti, voi todeta Vce(gate on) ylläilmitmekanisin toiminnan.

M TOTUUSTAULUKKO

Tasasuunnattu virtasignaali on <-0.3V	Ledi palaa himmeästi
Tasasuunnattu virtasignaali on >-0.3V	Ledi palaa kirkkaasti
Tasasuunnattu virtasignaali on <-10.2V	ENA ja U_ENA aktiivisia
ENA ja U_ENA_RET aktiivinen	LOUT ja O_ENA aktiivisia
ENA ja U_ENA_RET aktiivinen	Kultuvähdetmissä palaa valo

Arvio takaisinmallinnuksen työstä: 3-4työpäivää

Sheet: /
 File: invertteri_teholanku.kicad_sch
Title: 800A-TREIBER V1.2 TYP1
 Size: A2 Date: 2024-04-30
 KICad E.D.A. B.0.1

Rev: /
 Id: 1/1